



UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO

FACULTAD DE INGENIERÍA

“DISEÑO DE UN COPROCESADOR MATEMÁTICO
BASADO EN LÓGICA PROGRAMABLE”

T E S I S

QUE PARA OBTENER EL TÍTULO DE:
INGENIERO ELÉCTRICO ELECTRÓNICO
(MÓDULO ELECTRÓNICA)

PRESENTA:

ANDRÉS VIVEROS WACHER

Director de Tesis:

M.I. MIGUEL ÁNGEL BAÑUELOS SAUCEDO



CIUDAD UNIVERSITARIA, MÉXICO, D.F. 2010

Agradecimientos

A mis padres, por impulsar mi sed de conocimiento y por su gran apoyo a lo largo de la carrera y de mi vida.

A mi familia, por su ayuda en toda la carrera.

A la Facultad de Ingeniería, por la formación que me otorgó.

Al M.I. Miguel Ángel Bañuelos Saucedo, por permitirme trabajar en el laboratorio de electrónica del CCADET y hacer posible este trabajo.

A mis amigos de la escuela: Carmen, Oso, Boni, Akira, Memo, Sophia, Manolo, Tico, Farid, Fer, Abn y un gran etcétera.

A mis amigos de la facultad: Fercho, Kenji, Arturo, César, Guillermo, Quiroz, Nando, Eros, Armi, Steph, Mariana, Quike y todos con los que viví grandes momentos dentro y fuera de la facultad.

A mis amigos de la Facultad de Química, por su valiosa amistad y apoyo a lo largo de la carrera.

A Pamela, por ayudarme en mis momentos de desesperación con este proyecto y por tu apoyo incondicional.

A ti, por interesarte en leer este trabajo, aunque sea esta página.