

## **Abreviaciones**

**CPU** Unidad Central de Procesamiento (*Central Processing Unit*)

**DSP** Procesador Digital de Señales (*Digital Signal Processor*)

**HDL** Lenguaje de Descripción de Hardware (*Hardware Description Language*)

**PLD** Dispositivo Lógico Programable (*Programmable Logic Device*)

**SPLD** Dispositivo Lógico Programable Simple (*Simple Programmable Logic Device*)

**CPLD** Dispositivo Lógico Programable Complejo (*Complex Programmable Logic Device*)

**FPGA** Matriz de Compuertas Programable en Campo (*Field Programmable Gate Array*)

**ROM** Memoria de solo lectura (*Read Only Memory*)

**PAL** Lógica de Matrices Programables (*Programmable Array Logic*)

**PLA** Matriz Lógica Programable (*Programmable Logic Array*)

**GAL** Lógica de Matrices Genérica (*Generic Array Logic*)

**LUT** Tabla de Consulta (*Look up table*)

**PIC** Controlador de Interfaz Periférico (*Peripheral Interface Controller*)

**VHDL** Lenguaje de Descripción de Hardware de Circuitos Integrados de Velocidad Muy Alta (*Very High Speed Integrated Circuit Hardware Description Language*)

**MPGA** Matriz de Compuertas programables por Máscara (*Mask Programmable Gate Array*)

- ASIC** Circuito Integrado de Aplicación Específica (*Application Specific Integrated Circuit*)
- CAD** Diseño Asistido por Computadora (*Computer Aided Design*)
- LAB** Bloque de Matrices Lógico (*Logic Array Block*)
- PIA** Matriz de Interconexiones Programable (*Programmable Interconnect Array*)
- LSI** Gran Escala de Integración (*Large Scale of Integration*)
- PC** Contador de programa (*Program Counter*)
- SP** Apuntador de Stack (*Stack Pointer*)
- BSR** Registro de Selección de Banco (*Bank Select Register*)
- LCD** Display de Cristal Líquido (*Liquid Crystal Display*)
- IDE** Ambiente de Desarrollo Integrado (*Integrated Development Environment*)
- PCB** Tarjeta de Circuito Impreso (*Printed Circuit Board*)