



UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO

FACULTAD DE INGENIERÍA

Reingeniería de sistema electrónico de pruebas basado en FPGA

INFORME DE ACTIVIDADES PROFESIONALES

QUE PARA OBTENER EL TÍTULO DE

Ingeniero Eléctrico Electrónico

PRESENTA

Sergio Andrés Cortés Torres



ASESOR DE INFORME

MI. RICARDO MOTA MARZANO



Ciudad Universitaria, Cd. Mx., 2021